**第3章运算方法和运算部件 复习要点**

1. 串行进位加法器与并行进位加法器

1.并行进位加法器比串行进位加法器速度快的原因。

2.全先行进位加法器、局部先行进位加法器和多级先行进位加法器的区别。

1. ALU的构成

1. 整数加减运算器的基本构成（关键:如何实现减法运算）；

2. ALU如何控制实现加、减、与、或等等各种功能；

3. ALU的OF、SF、CF和ZF等标志信息如何产生。

4. 如何判断无符号数（加法CF=1）和带符号数OF加减运算时发生溢出。

1. 定点数的加减乘法运算方法

1. 补码、原码、移码的加减运算方法；

2. 标准移码与IEEE754移码的加减运算方法的差别；

3. 无符号数乘法的机器实现基本步骤；

4. 无符号数乘法的硬件逻辑结构；

5.原码一位乘法机器实现的基本原理。

1. 浮点数运算
2. 浮点数加减运算的对阶原则和方法；
3. 如何计算移码表示的阶码的和与差（标准移码与IEEE754移码有什么差别）；
4. 如何计算一个移码数减1
5. 尾数规格化中的右规和左规方法；
6. 尾数的舍入处理常用方法；
7. 如何判断结果溢出（上溢和下溢）。